



Rysunek podobny

Karta danych modułu Terminal Board

Nr artykułu : 6SL3055-0AA00-2TA0

Nr zamówienia klienta :
Nr zamów. :
Nr oferty :
Wskazówka :

Nr poz. :
Nr kompletacji :
Projekt :

¹⁾Wg IEC 61131-2 typ 1
²⁾Podane czasy opóźnień odnoszą się do sprzętu. Rzeczywisty czas reakcji zależy od tego, w jakiej tarczy czasowej jest edytowane wejście cyfrowe lub wyjście cyfrowe.
³⁾Podane czasy opóźnień odnoszą się do sprzętu. Rzeczywisty czas reakcji zależy od tego, w jakiej tarczy czasowej jest edytowane wejście cyfrowe lub wyjście cyfrowe.
⁴⁾Jeżeli wejście analogowe pracuje ze zmieniającym się ciągle napięciem wejściowym w sensie przetwarzania sygnału, częstotliwość próbkowania $f_a = 1/t$ wycinka czasu musi być co najmniej dwa razy większa od wartości najwyższej częstotliwości sygnału f_{max} .

Wejścia / Wyjścia

Wejścia cyfrowe ¹⁾	
Liczba	4
Napięcie	-3 ... 30 V
Poziom Low	-3 ... 5 V
Poziom High	15 ... 30 V
Przyjęty prąd przy DC 24V	6 mA
Czas opóźnienia L→H, typ. ²⁾	50 µs
Czas opóźnienia H→L, typ. ²⁾	100 µs
Maks. przekrój przyłącza	0,5 mm² (AWG 21)

Wyjścia cyfrowe	
Liczba	4
Napięcie	24 V DC
Prąd obciążenia, maks.	500 mA
Czas opóźnienia, około ³⁾	150 µs
Maks. przekrój przyłącza	0,5 mm² (AWG 21)

Wejścia analogowe	
Liczba	2
Napięcie	-10 ... 10 V
Rezystancja wewnętrzna	65 kOhm
Rozdzielczość ⁴⁾	13 bit + znak
Maks. przekrój przyłącza	0,5 mm² (AWG 21)

Wyjścia analogowe	
Liczba	2
Napięcie	-10 ... 10 V
Prąd obciążenia, maks.	-3 ... 3 mA
Rozdzielczość	11 bit + znak
Czas opóźnienia, około	200 µs
Maks. przekrój przyłącza	0,5 mm² (AWG 21)

Dane elektryczne

Prąd pobierany przy napięciu DC 24 V, maks.	0,05 A
Maks. przekrój przyłącza	2,5 mm² (AWG 14)
Zabezpieczenia, maks.	20 A
Maks. strata mocy	3 W

Dane mechaniczne

Ciężar netto	0,1 kg (0,22 lb)
--------------	------------------

Normy

Poświadczenie zgodności	cULus
-------------------------	-------